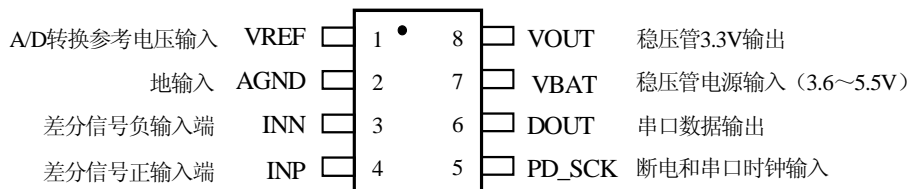


管脚说明


SOP-8 或 DIP-8 封装

| 管脚号 | 名称 | 性能 | 描述 |
|-----|--------|---------|-----------------------------------|
| 1 | VREF | 模拟输入 | A/D 转换参考电压输入 (1.8~5.5V, 应低于 VBAT) |
| 2 | AGND | 地输入 | 地输入 |
| 3 | INN | 模拟输入 | 差分信号负输入端 |
| 4 | INP | 模拟输入 | 差分信号正输入端 |
| 5 | PD_SCK | 数字输入 | 断电控制 (高电平有效) 和串口时钟输入 |
| 6 | DOUT | 数字输出 | 串口数据输出 |
| 7 | VBAT | 电源输入 | 稳压管电源输入 (3.6~5.5V) |
| 8 | VOUT | 3.3V 输出 | 稳压管电源输出 (3.3V) |

表一 管脚描述